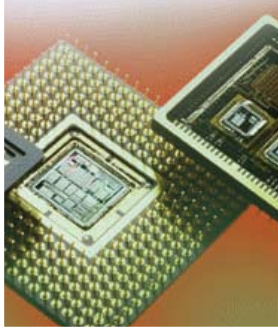
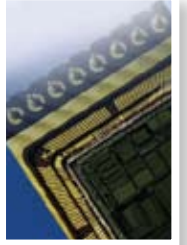


GDA Technologies

שחקנית עולמית חדשה בישראל



ענקית ה-IT, חברת L&T Infotech, מכניסה לשוק ה-EDS, הישראלי את הרכש החדש שלה: חברת GDA Technologies. אז הנה ההזדמנות להכיר, וגם להתלהב.

אלי קראוס

סמנכ"ל פיתוח עסקי ב-EMY-Tech

דבר המנכ"ל: ראיון קצר עם יורם קוסטינר, מנכ"ל EMY-Tech

מדוע בחרה עתה GDA Technologies להתחיל פעילות בישראל?

"לחברת GDA Technologies יש פעילות עניפה בארה"ב ובאסיה והיא זכתה בפרסים מטעם התעשייה על פועלה, ואילו חברת האם L&T Infotech פעילה בישראל כבר שנים רבות. מאז המיזוג רואה GDA Technologies בישראל מרכז טכנולוגי עולמי, בעיקר בתחום השבבים ולכן מצאה L&T Infotech לנכון לשלב את חברת הבת שלה בתעשייה המקומית הישראלית. בתקופה זו נראה הדבר מתאים במיוחד בגלל הנטייה של החברות להשתמש בשירותי מיקור חוץ, ובשל הדרישה הגוברת ל-IP-CORES.

האם קיים צורך בשירותי התכנון

(Design Services) בתחום ה-VLSI/ASIC?

"חברות קטנות ובינוניות, המפתחות רכיב בודד בשנה, או שמעוניינות להיות COT אך עושות זאת בשלבים, מעוניינות לחסוך ככל הניתן בעלויות הפיתוח, שכוללות כלי תכנון שמחירם יקר וכן במהנדסי Back-End. עבודה מול חברת GDA technologies יכולה להקטין משמעותית את עלויות הפיתוח לרכיב. גם חברות גדולות זקוקות לשירותים מסוג זה וזאת עקב מחסור במהנדסים מיומנים בתחום וריבוי פרויקטים שבטיפולם.

כתובת אתר החברה
www.emy-tech.com

חברת GDA Technologies פיתחה Design Flows באמצעות כלי פיתוח מחברות ה-EDA המובילות, בהן Cadence, Synopsys, ו-Magma. כלי פיתוח אילו הוטמעו בהצלחה על מנת להגיע ל-100% הצלחה בסיליקון הראשון. חברת GDA Technologies הינה חברה בארגונים (TSMC Design Center Alliance), ARM Approved Design Center, Cadence Verification Alliance, Intel Communications Alliance ועוד. החברה מספקת מגוון רחב של שירותי פיתוח וכן שרותי אימות (Design Verification) עבור ASIC/SoC.

Silicon Intellectual Property (SIP)

בתחום ה-IP's Soft מהווה GDA את אחד מהספקים הגדולים לספריות עבור תכנונים הניתנים להגדרה (Configurable), על גבי סיליקון עבור שווקי התקשורת, אחסון (storage) ומוצרי הצריכה האלקטרוניים. חברת GDA Technologies מציעה shrink IP's wrapped, אשר הינם IP's שאושרו על ידי ועדות תקינה כגון: PCI PlugFest, UNH, HyperTransport consortium RTA.

IP's אילו בעלי יכולת פעולה הודית עם מירב יצרני ה-PHY, מאומתים עם מירב החברות וזמינות תמיכה 24/7 אשר מציבות את GDA Technologies בראש הרשימה כספקית פתרון IP מלא ואמין.

בפורטפוליו ה-IP של החברה ניתן למצוא: PClex 1/2/3, USB1.1/2.0/3.0, DDR I/II/III, HyperTransport ועוד רבים נוספים. בין לקוחותיה של GDA Technologies ברחבי העולם נמנות חברות כמו, Cisco, Intel, AMD, Toshiba, Sony, NEC ואחרות.

EMY-Tech נציגה בישראל

חברת GDA Technologies מיוצגת בישראל על ידי חברת EMY-Tech. החברה הוקמה בשנת 2004 על ידי יורם קוסטינר במטרה לספק לחברות השבבים בישראל מוצרים ושירותים מקצועיים תוך מתן תמיכה טכנית ושירות ללא כשרות. EMY-Tech מייצגת חברות רב לאומיות מובילות בתחום התקשורת, זכרונות פלש, IC Design Services, IP's ו-EDA. בין החברות: Wintegra, Xelerated, Macronix, NetLogic וחברות נוספות.

שוק שירותי התכנון האלקטרוניים (EDS) הישראלי הופך מעניין במיוחד, עם כניסתה של חברת GDA Technologies לפעילות בישראל. חברת GDA היא אחת המובילות העולמיות בתחום ה-EDS ובתחום הקניין רוחני (IP) עבור שוק ה-Embedded, שוק רשתות התקשורת והשוק הענק של מוצרי צריכה אלקטרוניים.

לאחרונה נרכשה GDA Technologies על ידי חברת הענק L&T Infotech, ספקית שירותי ה-IT, פתרונות הנדסיים לתקשורת אלחוטית (LTE, WiFi, WiMax ועוד). ותוכנה למכשירים ניידים כמו מחשבי כף יד (PDA), נגני מדיה, טלפונים סלולריים, מולטימדיה ועוד. השילוב בין שתי החברות מאפשר להן להציע פתרונות פיתוח רחבים עבור לקוחותיהן.

חברת GDA Technologies היא חברה רב לאומית, המעסיקה יותר מ-500 מהנדסים בשלוחותיה הממוקמות בכמה ממרכזי הפיתוח המובילים בתעשיית השבבים העולמית: סן-חוזה, סקרמנטו ובוסטון בארה"ב ובנג'לו, קוצ'י וצינאי בהודו. החברה ממשיכה להגדיל את מספר מרכזי הפיתוח שלה, על מנת לשרת את לקוחותיה ביעילות. כשותפה בפיתוח מוצרי תקשורת, מכשירי צריכה אלקטרוניים ומערכות Embedded, חברת GDA Technologies מספקת שירותי תכנון ופיתוח בתחומים כמו

SoC/ASIC, FPGA, Embedded Software Board ו-System Level, החברה מתמקדת בפיתוח IC's ו-Board מההיבט הביצועי (implementation). GDA פיתחה בהצלחה רבה מוצרים בתחומי תקשורת מהירה, וידאו דיגיטלי, יישומי אינטרנט, ופתרונות ניידים. בתחומי פיתוח ה-IC, GDA מספקת פתרונות ארכיטקטוניים מלאים, פיתוח לוגי ואימות פיתוח לוגי (Design Verification), DFT, תכנון פיזיקלי (Back-end Design) ואופרציה לאספקת רכיבים נבדקים.

פיתוח ואימות SoC/ASIC

מהנדסי הפיתוח של GDA Technologies ביצעו למעלה מ-70 TapeOuts של רכיבי ASIC ברמות סיבוכן ואינטגרציה שונות. רכיבים אלו פותחו בטכנולוגיות 0.25 מיקרון עד 45 ננומטר במפעלים של היצרנים, IBM, NEC, TSMC, UMC, Fujitsu, SMIC, Dongbu. החברה הגיעה גם לשבבים בעלי 18 מיליון פערים לוגיים בתדרי שעון של עד 700Mhz.

